НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ

«КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ ім. Ігоря Сікорського»

КАФЕДРА СИСТЕМНОГО ПРОГРАМУВАННЯ І СПЕЦІАЛІЗОВАНИХ  
КОМП‘ЮТЕРНИХ СИСТЕМ

**КУРСОВА РОБОТА**

з дисципліни

«Комп‘ютерна електроніка»

на тему: «Створити та дослідити модель чотирьохрозрядного лічильника, який забезпечує ділення вхідної частоти на шістнадцять з використанням моделей тригерів »

Студента ІІІ курсу, групи КВ-41

спеціальності 123

«Комп‘ютерна інженерія»

\_\_\_Горпинич-Радуженко І.О.\_\_\_\_\_\_\_\_\_\_

(прізвище та ініціали)

Керівник

доцент каф. СП СКС, к.т.н. Сапсай Т.Г.

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Національна оцінка \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Кількість балів: \_\_\_\_\_ Оцінка ECTS \_\_\_\_\_

Члени комісії \_\_\_\_\_\_\_\_\_\_\_ \_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_ \_\_\_\_\_\_\_\_\_\_\_\_\_\_

Київ - 2016 рік